

Übung 9

Ausgabe: Do 22.12.2005

Abgabe: Do 12.01.2006

1. XOR

2 Punkte

- a) Entwerfen Sie ein XOR durch Verknüpfung von maximal 4 NAND-Gattern, wie sie im Baustein 7400 zur Verfügung stehen.
- b) Bauen Sie diese Schaltung auf und verifizieren Sie die Funktionstabelle.

2. Frequenzmessung

4 Punkte

Die Frequenz des im Multimeter integrierten Rechteckgenerators (nominal $\nu = 50 \text{ Hz}$) soll mit einer Genauigkeit von 1% gemessen werden.

- a) Benutzen Sie die Bausteine 74393 und 7476 zum Bau eines Frequenzuntersetzers (wählen Sie eine geeignete Potenz von 2).
- b) Verstärken Sie das Rechtecksignal des Multimeters mit Hilfe eines Transistors so, dass Ausgangsspannung und Ausgangsimpedanz ihres kleinen Verstärkers geeignet sind, den Zähler a) zu takten.
- c) Messen Sie die Frequenz.

3. Flip-Flop

4 Punkte

- a) Machen Sie sich mit dem Baustein 7476 vertraut. Spielen Sie mit dem Chip und simulieren Sie ihn mit PSpice.
- b) Beim Takten durch Schließen eines Tasters oder durch kurze Berührung eines 5 V führenden Kabels mit dem Takteingang eines Flip-Flops kommt es zu 'Prellungen' und damit mehrfachen Schaltvorgängen. Wie kann man das vermeiden ?
- c) Verwandeln Sie das JK-Flip-Flop (7476) in ein T-Flip-Flop.